



**पेटेंट कार्यालय, भारत सरकार** **The Patent Office, Government Of India**  
**पेटेंट प्रमाण पत्र** **Patent Certificate**

(पेटेंट नियमावली का नियम 74) (Rule 74 of The Patents Rules)

पेटेंट सं. / Patent No. 537839

आवेदन सं. / Application No. 201941042515

फाइल करने की तारीख / Date of Filing 19/10/2019

पेटेंटी / Patentee 1.INSTITUTE OF AERONAUTICAL ENGINEERING 2.Dr. VALLABHUNI VIJAY

प्रमाणित किया जाता है कि पेटेंटी को, उपरोक्त आवेदन में यथाप्रकटित **SYSTEM FOR REDUCING CROSSTALK DELAYS IN ELECTRONIC DEVICES USING A CMOS INVERTER** नामक आविष्कार के लिए, पेटेंट अधिनियम, 1970 के उपबंधों के अनुसार आज तारीख अक्टूबर 2019 के उन्नीसवें दिन से बीस वर्ष की अवधि के लिए पेटेंट अनुदत्त किया गया है।

It is hereby certified that a patent has been granted to the patentee for an invention entitled **SYSTEM FOR REDUCING CROSSTALK DELAYS IN ELECTRONIC DEVICES USING A CMOS INVERTER** as disclosed in the above mentioned application for the term of 20 years from the 19<sup>th</sup> day of October 2019 in accordance with the provisions of the Patents Act, 1970.



*(Signature)*  
इकांत की शंख  
Controller of Patents

अनुदान की तारीख / Date of Grant : 14/05/2024

**टिप्पणी** - इस पेटेंट के नवीकरण के लिए फीस, यदि इसे बनाए रखा जाना है, अक्टूबर 2021 के उन्नीसवें दिन को और उसके पश्चात प्रत्येक वर्ष में उसी दिन देय होगी।  
**Note** - The fees for renewal of this patent, if it is to be maintained, will fall / has fallen due on 19<sup>th</sup> day of October 2021 and on the same day in every year thereafter.